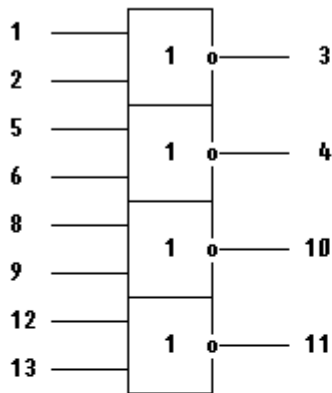


# K561, K564, K176, K561ЛЕ5

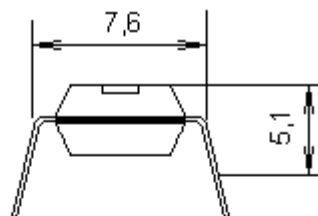
## Четыре логических элемента 2ИЛИ-НЕ



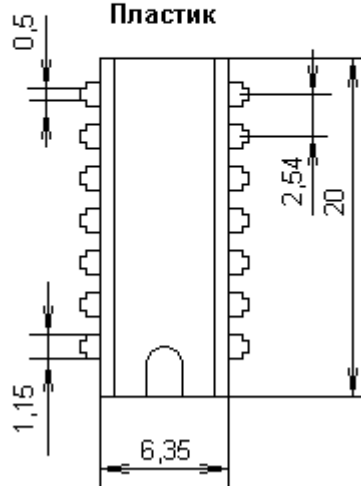
№ вв.	Назначение	№ вв.	Назначение
1	Вход	8	Вход
2	Вход	9	Вход
3	Выход	10	Выход
4	Выход	11	Выход
5	Вход	12	Вход
6	Вход	13	Вход
7	Общий	14	Исс

Таблица истинности

Входы								Выходы			
1	2	5	6	8	9	12	13	3	4	10	11
0	0	0	0	0	0	0	0	1	1	1	1
0	1	0	1	0	1	0	1	0	0	0	0
1	0	1	0	1	0	1	0	0	0	0	0
1	1	1	1	1	1	1	1	0	0	0	0



DIP14  
Пластик



Тип микросхемы	К561ЛЕ5
Фирма производитель	СНГ
Функциональное назначение	4 элемента 2ИЛИ-НЕ
T, C	-10...+70
Vdd min...Vdd max, В	-0.5...+18
Pd, мВт	300
Напр. сиг.	А.В-Q
Vil(Vnl), В при Vdd=5В	1.5
Vih(Vnh), В при Vdd=5В	3.5
Icc, мкА при Vdd=5В	<1
ТрНL тип, нс при Vdd=5В	60
ТрLH тип, нс при Vdd=5В	60
ТрНL max, нс при Vdd=5В	60
ТрLH max, нс при Vdd=5В	60
Vil(Vnl), В при Vdd=10В	3
Vih(Vnh), В при Vdd=10В	7
Icc, мкА при Vdd=10В	<2
ТрНL тип, нс при Vdd=10В	30
ТрLH тип, нс при Vdd=10В	30
ТрНL max, нс при Vdd=10В	25
ТрLH max, нс при Vdd=10В	25
Vil(Vnl), В при Vdd=15В	4
Vih(Vnh), В при Vdd=15В	11
Icc, мкА при Vdd=15В	<4
ТрНL тип, нс при Vdd=15В	20
ТрLH тип, нс при Vdd=15В	20
ТрНL max, нс при Vdd=15В	20
ТрLH max, нс при Vdd=15В	20
Корпус	14DIP