

**KP1533КП15      Восьмивходовой селектор-мультиплексор  
с тремя устойчивыми состояниями**

**Аналог - SN74ALS251**

Микросхема KP1533КП15 содержит полный двоичный дешифратор для выбора одного из восьми источников данных, а также два дополнительных выхода с тремя состояниями. Наличие выходов с тремя состояниями позволяет применять микросхему в системах сшинной организацией обмена данных. Оба выхода устанавливаются в высокомпедансное состояние при высоком уровне напряжения на входе управления EZ.

Расположение выводов

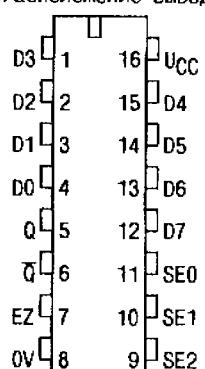


Таблица назначения выводов

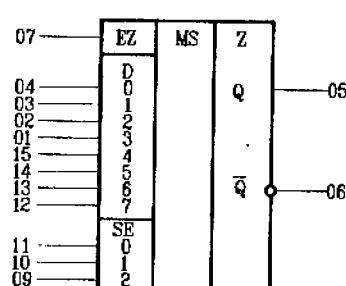
01	D3	Вход информационный
02	D2	Вход информационный
03	D1	Вход информационный
04	D0	Вход информационный
05	Q	Выход прямой
06	Q	Выход инверсный
07	EZ	Вход управления установки выходов в третье состояние
08	OV	Общий вывод
09	SE2	Вход выбора
10	SE1	Вход выбора
11	SE0	Вход выбора
12	D7	Вход информационный
13	D6	Вход информационный
14	D5	Вход информационный
15	D4	Вход информационный
16	U <sub>CC</sub>	Выход поглощения от источника напряжения

Таблица истинности

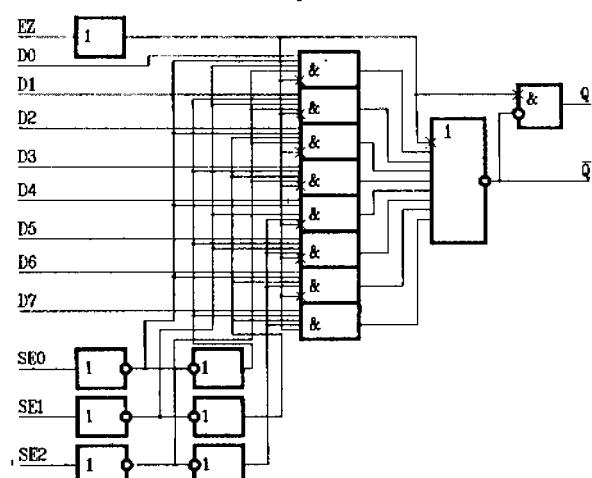
Входы				Выход	
SE0	SE1	SE2	EZ	Q	Q̄
X	X	X	H	Z	Z
L	L	L	L	D0	D0
H	L	L	L	D1	D1
L	H	L	L	D2	D2
H	H	L	L	D3	D3
L	L	H	L	D4	D4
H	L	H	L	D5	D5
L	H	H	L	D6	D6
H	H	H	L	D7	D7

Z - 3-е состояние (состояние высокого импеданса)

Условно-графическое обозначение



Функциональная схема



**KP1533КП15**

**Статические параметры KP1533КП15**

Обозна- чение	Наименование параметра	Норма		Единица измере- ния	Режим измерения
		не менее	не более		
$U_{0H}$	Выходное напряжение высокого уровня	2,5 2,4		В	$U_{CC}=4,5\text{B}$ $U_{IH}=2,0\text{B}$ $U_{IL}=0,8\text{B}$ $I_{0H}=-0,4\text{mA}$ $I_{OL}=-0,4\text{mA}$ $I_{OL}=-2,6\text{mA}$
$U_{0L}$	Выходное напряжение низкого уровня		0,4 0,5	В	$U_{CC}=4,5\text{B}$ $U_{IH}=2,0\text{B}$ $U_{IL}=0,8\text{B}$ $I_{OL}=12\text{mA}$ $I_{OL}=24\text{mA}$
$I_{IH}$	Входной ток высокого уровня		20	мА	$U_{CC}=5,5\text{B}$ $U_{IH}=2,7\text{B}$
$I_{IL}$	Входной ток низкого уровня		1-0,11	мА	$U_{CC}=5,5\text{B}$ $U_{IL}=0,4\text{B}$
$I_0$	Выходной ток	1-301	1-1121	мА	$U_{CC}=5,5\text{B}$ $U_0=2,25\text{B}$
$U_{CDI}$	Прямое падение напряжения на антизонном диоде		1-1,51	В	$U_{CC}=4,5\text{B}$ $I_I=-18\text{mA}$
$I_{CC}$	Ток потребления		10	мА	$U_{CC}=5,5\text{B}$
$I_{CCZ}$	Ток потребления в состоянии "выключено"		14	мА	$U_{CC}=5,5\text{B}$
$I_{0ZL}$	Выходной ток низкого уровня в состоянии "выключено"		1-201	мкА	$U_{CC}=5,5\text{B}$ $U_0=0,4\text{B}$
$I_{0ZH}$	Выходной ток высокого уровня в состоянии "выключено"		20	мкА	$U_{CC}=5,5\text{B}$ $U_0=2,7\text{B}$

**Динамические параметры KP1533КП15**

Обозна- чение	Наименование параметра	Норма		Единица измере- ния	Режим измерения
		не менее	не более		
$t_{PLH}$	Время задержки распространения сигнала при выключении - от выводов 1-4, 12-15 к выводу 5 - от выводов 1-4, 12-15 к выводу 6 - от выводов 9-11 к выводу 5 - от выводов 9-11 к выводу 6		10 15 18 24	нс	$U_{CC}=5,0\text{B}\pm10\%$ $C_L\leq50\text{nF}$ $R_L=0,5\text{k}\Omega$ $t=2\text{нс}$
$t_{PHL}$	Время задержки распространения сигнала при включении - от выводов 1-4, 12-15 к выводу 5 - от выводов 1-4, 12-15 к выводу 6 - от выводов 9-11 к выводу 5 - от выводов 9-11 к выводу 6		15 15 24 23	нс	$U_{CC}=5,0\text{B}\pm10\%$ $C_L\leq50\text{nF}$ $R_L=0,5\text{k}\Omega$ $t=2\text{нс}$

## Интегральные микросхемы серии КР1533

Обозна- чение	Наименование параметра	Норма		Единица измере- ния	Режим измерения
		не менее	не более		
$t_{PZH}$ $t_{PZL}$	Время задержки распространения сигнала при переходе из состояния "выключено" — в состояние высокого уровня — в состояние низкого уровня		15 15	нс	$U_{CC}=5,0V\pm10\%$ $C_L=50pF$ $t=2ns$ $R_L=0,5k\Omega$
$t_{PHZ}$	Время задержки распространения сигнала при переходе в состояние "выключено" из состояния высокого уровня — по выходу 5 — по выходу 6		31 34	нс	$U_{CC}=5,0V\pm10\%$ $C_L=50pF$ $t=2ns$ $R_L=0,5k\Omega$ уровень отсчета на выходе 2, 1В
$t_{PLZ}$	Время задержки распространения сигнала при переходе в состояние "выключено" из состояния низкого уровня		22	нс	$U_{CC}=5,0V\pm10\%$ $C_L=50pF$ $t=2ns$ $R_L=0,5k\Omega$ уровень отсчета на выходе 0, 7В

Предельно допустимые электрические режимы эксплуатации приведены в Приложении 1 в табл. 6.

### Для справки:

- емкость входа — не более 5 пФ;
- емкость выхода в состоянии выключено — не более 8 пФ по выходу 05, не более 7 пФ по выходу 06;
- допускается подключение к выходам емкости не более 200 пФ, при этом нормы на динамические параметры не регламентируются;
- эксплуатация микросхем в режиме измерения  $I_O$ ,  $U_{CDI}$  не допускается;
- допустимое значение статического потенциала — 200 В;
- допускается кратковременное воздействие (в течение не более 5 мс) напряжения питания до 7 В;
- собственные резонансные частоты микросхем до 20 кГц отсутствуют;
- максимальное время фронта нарастания и время фронта спада входного импульса — не более 1 мкс.

### Дополнительная информация:

- технические условия БК0.348.806-06ТУ.